

Hyperlynx SI

在早期的设计周期分析信号完整性问题，以消除昂贵的返工

简介

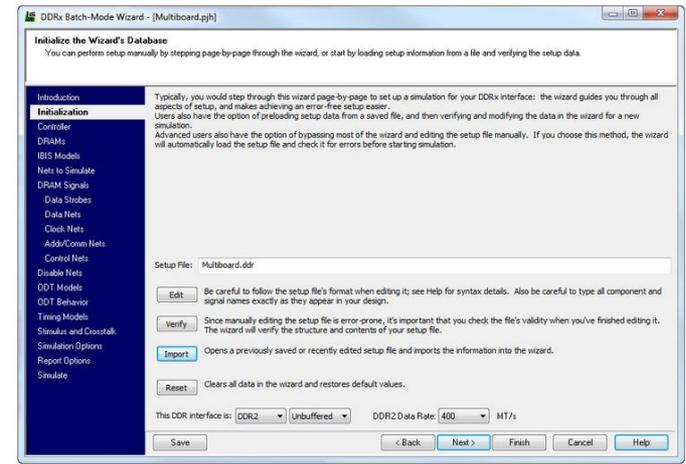
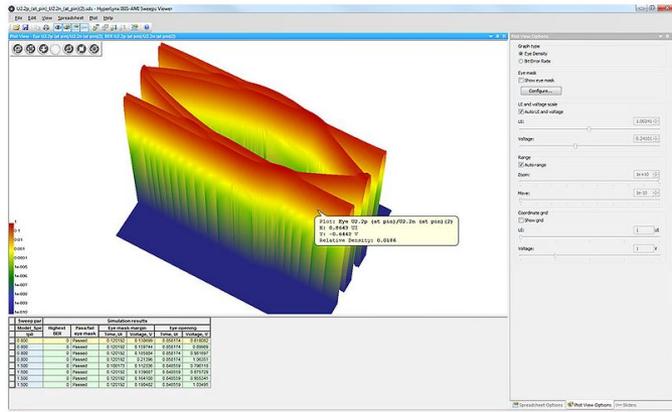
HyperLynx Signal Integrity (SI) 在PCB系统设计里生成快速，方便，准确的信号完整性分析。

HyperLynx SI帮助工程师有效地管理规则的探索，定义和验证，确保工程意图完全实现。

这软件是紧密集成从原理图设计到最后的布局验证。以快速，准确地解决包括过冲/下冲典型的高转速设计的影响，振铃，串扰和时序问题。

DDRx 向导

查找并修复DDR2/ 3/4和LPDDR2/ 3/4设计的不足, 只需使用DDRx向导点击几下。简化了设置和验证DDR-协议存储系统, 包括时序安排。图1

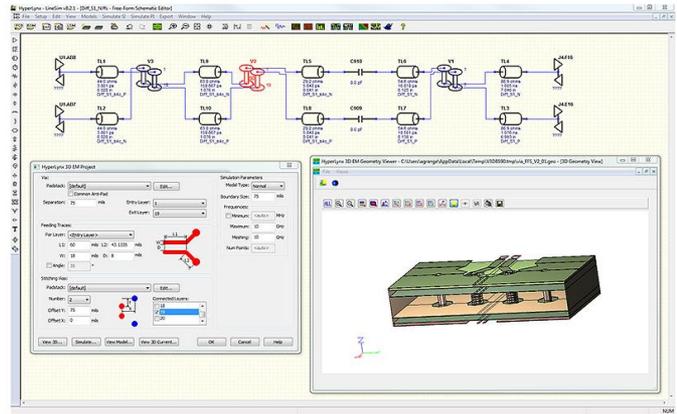


综合SERDES支持

HyperLynx的信号完整性提供先进的工具, 用于优化SERDES设计项目。包括FastEye图分析, S参数仿真和BER预测。图2

集成的全波三维电磁场解算器

HyperLynx SI使它易于管理详细结构分析 (包括差分冲孔)。图3



HyperLynx Power Integrity

精确模型的配电网络和噪声传播机制贯穿整个PCB设计流程

简介

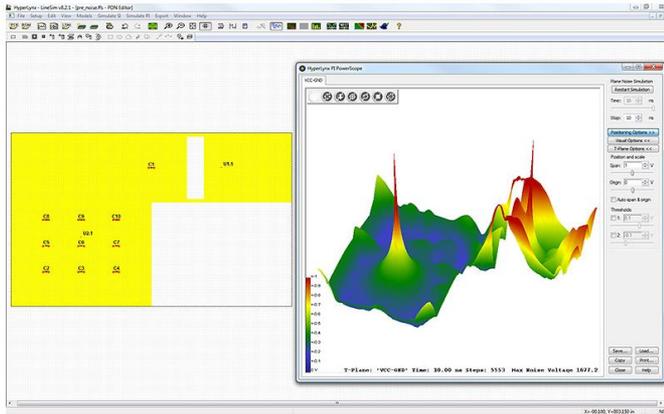
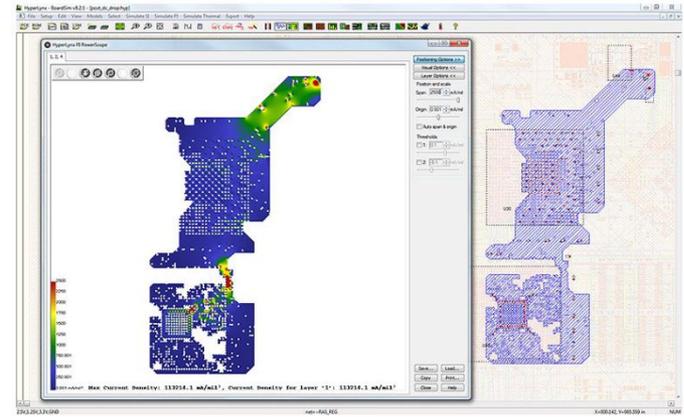
确定潜在干扰设计逻辑的电源完整性分配问题, 在一个易于使用的, 与Hyperlynx PI的“假设”环境下调查和验证。

这种直观的工具, 使您的设计团队中的任何成员能够快速, 准确地分析电源完整性, 无需浪费冗长时间学习。

设计团队获得这些先进电源完整性的功能将帮助企业缩短原型返工, 缩短产品上市时间, 并允许工程师们开发更可靠的产品。

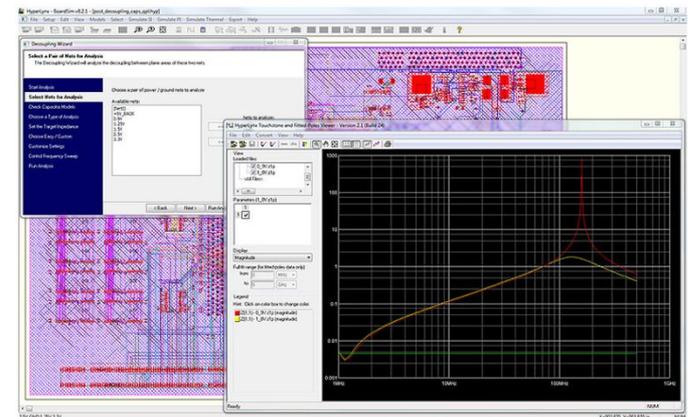
分析电压降

确定在Layout中过大电流密度区。图4



仿真IC的开关噪声

HyperLynx PI可以仿真因传播和通孔对IC开关噪声的影响。图5



PDN阻抗曲线验证

HyperLynx PI有利于在整个工作频率范围的PDN阻抗验证。图6

HyperLynx DRC

功能强大，完全可定制的，快速的设计规则检查工具

简介

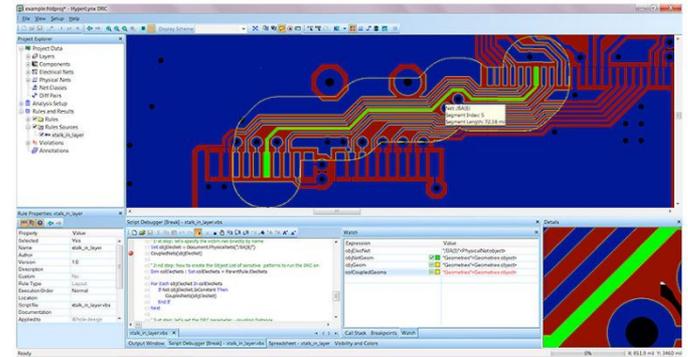
HyperLynx DRC执行PCB设计规则检查影响EMI/EMC，信号完整性和电源完整性的问题。

HyperLynx DRC 包括一组核心规则检查，并提供大量的可定制性。它通过自动化对象模型（AOM）访问数据库对象，并允许在这些对象上进行先进的几何运算。这提供了独特的访问设计数据库，并允许的高度变化的规则检查发展。

AOM和DRC编码标准，以及一个内置的脚本调试环境完整的文档支持VBScript和JavaScript，这种高度定制的产品通过自动化，使用户不需手动执行规则检查影响分析速度。

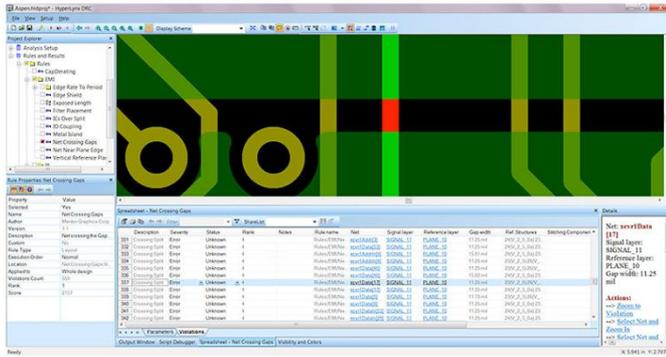
支持内置和自定义规则

扫描和标示潜在的电磁干扰，SI和PI问题。图7



强大的DRC规则的能力

支持电气规则检查的各个环节实施最复杂的规则。图8



直观，易于使用的图形界面

结果可以显示在电子表格，排序由用户选择。图9

